⑩日本国特許庁(JP)

① 特許出願公告

⑫特 許 公 報(B2)

平5-142

@Int.Cl. 9

識別記号

庁内整理番号

❷❸公告 平成5年(1993)1月5日

B 23 K 9/095 501 C

7920-4E

発明の数 1 (全7頁)

アーク溶接法 会発明の名称

> の特 顧 昭60-230632

6公 開 昭62-89571

❷出 願 昭60(1985)10月15日

@昭62(1987) 4 月24日

個発 明 者 永 鶋 仁

神奈川県藤沢市鵠沼海岸5-3-4

@発 明 者 猿田 勿出 願 人

浩 樹 神奈川県鎌倉市手広731-1 兵庫県神戸市中央区脇浜町1丁目3番18号

株式会社神戸製鋼所 29代 理 人 弁理士 青 山 存

外2名

審査官

貢 本

80多考文献 特開 昭55-161571 (JP, A)

1

の特許請求の範囲

1 溶接トーチを開先幅方向にオシレートさせな がら被溶接材の溶接線、及び閉先幅倣いを行な い、オシレート幅を検知して該オシレート幅によ りピード高さを制御する自動溶接におけるアーク 5 **発明の詳細な説**明 溶接法において、

検知したn(nは自然数)回のオシレート幅の 平均値を演算用のオシレート幅laとし、基準オシ レート幅lo、基準溶接速度をVoとしたとき、(lo \div la)×V。にて求まる溶接速度Vaを次のn回のオ 10 一を補償制御する方法に関する。 シレート期間の溶接速度とすることを特徴とする アーク溶接法。

2 オシレート行程の往路と復路のオシレート幅 の平均値を上記オシレート幅とする特許讃求の範 囲第1項記載のアーク溶接法。

3 溶接速度を一定とし、基準ワイヤ送給量を W₀としたとき、(la÷l₀)×W₀にて求まるワイヤ 送給速度Waを次のn回のオシレート期間のワイ ヤ送給速度とする特許請求の範囲第1項または第 2項に記載のアーク溶接法。

4 被溶接材の開先角度、及びピード高さをコン トロールするパラメータから計算されるピード高 さの計算法により、補正した上記演算用のオシレ ート幅laを用いて上記パラメータを制御する特許 請求の範囲第1項ないし第3項のいずれかに配載 25 -109575号などがある。 のアーク溶接法。

5 オシレートする際のオシレート速度を上記演 算用のオシレート幅から定アーク長制御の応答に 適した値にする特許請求の範囲第1項ないし第4

項のいずれかに記載のアーク溶接法。

産業上の利用分野

本発明は、アーク溶接法に関し、特にアークを 開先内でオシレートさせて倣い制御で行なう場合 の開先ギャップ変化に起因するビード高さの不均

従来の技術

定アーク長制御を行ないつつ、溶接トーチを開 先内で開先幅方向にオシレートさせながら、被溶 接材の溶接線、及び開先幅倣いを行なう溶接法と 15 して、特公昭52-29973号などがあるが、開先ギ ヤップが変化した場合、前述の溶接法で、溶接速 度、及びワイヤー送給量を一定にして溶接を行な うと、ピード高さの変動を招き、多層わたつて溶 接したときに最終パスにおいてピード表面に高低 20 差が生じてしまう。従来はこのようなビードの高 低差を無くすために溶接作業者が最終パスの溶接 時にワイヤー送給量等の溶接条件を調整し、高低 差を無くす操作を行なつていた。これを自動化し た方法としては、特開昭59-130683号、特開昭57

発明が解決しようとする従来技術の問題点

前記2者の従来技術においては、オシレートの 半周期毎にトーチ高さの変位から導かれる開先断 面積の変化によりピード高さを一定に保つ制御を 行なつていた。一般に溶接速度を制御するサーボ 系には、溶接姿勢の変化などによる負荷変動に対 して、安定した溶接速度を保つために慣性の比較 的大きなモーターを使用する。そのため、頻繁に 速度変化をさせることは、不安定になり易く望ま しくない。従来法では、オシレート半周期毎に制 反応し、溶接速度が急変し制御がはずれる欠点が あつた。また、第6図に示すように溶接線と溶接 機械の進行方向にノズルがあつた場合、第7図と 第8図に示すように、オシレート幅が一定である にもかかわらず、溶接トーチの描く断面積は、15 記記憶値を用いて以下のように演算をする。 Snr≠Snlであるため、溶接速度をオシレート半 周期毎に変化させることになり速度制御が不安定 になり易かつた。また、制御の基準を常に前回の 値としているため、毎回の演算の誤差が蓄積され 長大溶接線を溶接する場合に誤差ができるという 20 欠点もあつた。さらにトーチの描く断面積を出す ために、トーチの上下方向の位置偏差量を連続的 に積分する必要があり、検出部を複雑かつ高価な アトログ系で構成せねばならず、それを制御演算 能力の高いマイクロプロセッサーにとり込むため 25 n回のオシレート幅の平均laを求める。 には、A/D変換器などの手段も必要となり、処 理能力の優れたマイクロプロセッサーを用いるに は向かないという問題点があった。 発明の目的

めになされたもので、簡単な構成で安定したビー ド高さ制御を行なう溶接法を提供することを目的 とする。

発明の構成

にオシレートさせながら被溶接材の溶接線、及び 開先幅倣いを行ない、オシレート幅を検知して該 オシレート幅によりピド高さを制御する自動溶接 におけるアーク溶接法において、

検知したn(nは自然数)回のオシレート幅の 40 平均値を演算用のオシレート幅laとし、基準オシ レート幅L。、基準溶接速度をV。としたとき、(l。 ÷la)×VV。にて求まる溶接速度Vaを次のn回の オシレート期間の溶接速度とすることを特徴とす

以下にこの発明を実施例について説明する。

本発明では、溶接トーチと被溶接材の開先面と の間を一定に保つ定アーク長制御を行ないつつ。 溶接トーチを開先内で開先幅方向にオシレートさ せながら溶接する溶接法において、溶接トーチの オシレート反転動作を、定アーク長制御を行なう 駆動用モーターの回転量を検出する光学式パルス ジエネレーターの出力パルス数が開先底面の位置 御していたため、閉先内の部分的な凸凹に敏感に 10 を基準とするある一定値に達したときオシレート の反転動作を行なうとともに、開先両端部のオシ レート動作停止位置を第3図に示すように、P.r. Pis, …, (Pmr, Pmsとして、その成分のy軸 (溶接進行方向の軸) の値を記憶する。そして上

> まず(1)式により、l,r~inrを求め、(2)式により、 lis~lrsを求める。

lmr=Pms

$$-Pmr(m=1, 2, ..., n)$$
 ...(1)

lms=Pms

$$-P(m+1)$$
 $r(m=1, 2, ..., n)$...(2)

また、(3)式により、1,…」かを求める。 次に好ましい実施例においては、、44式により、

$$la = (\sum_{n=1}^{n} lm) / n \qquad \dots (4)$$

ここで、nの値については、実験的には8~12 回程度が好ましかつたが、開先ギャップの変動が 本発明は、上記の従来技術の問題を解消するた 30 ゆるやかな場合には、nを増し、急な場合にはn を減らせばよい。

一般に、アーク溶接における溶着ビード高さh (ca) は、その開先形状が第4図aのようである とすると、単位時間 t (sec) に溶着金属で埋める この発明の溶接法は、溶接トーチを開先幅方向 35 べき開先容積と、埋まるべき送給溶着金属の関係 により、(5)式が成立する。

$$V \cdot t \cdot h \cdot (lu - \frac{h}{tan\theta}) = W \cdot t$$
(5

V:溶接速度(cn/sec)

W:ワイヤー送給量(cd/sec)

ここで、実際のオシレート幅1とluの関係は、 開先両端部にカツトを生じないような条件で熔接 を行なうために、 $1 = hu - \alpha(\alpha > 0)$ となり、 この電極先端の軌跡は第4図bのようになる。こ

のとき、ある程度、開先ギャップが広い場合に は、第4図aの断面積Saは、1とhを2辺とし た直方形で近似できる。この場合(5)式は(6)式のよ うになる。

$$V \cdot h \cdot 1 = W \qquad \cdots (6)$$

ここで、6式を変形すると7式が導かれる。

$$h \frac{W}{V \cdot 1} \qquad \cdots (7)$$

(7)式よりピード高さムを一定に保つためには、 ート幅1に逆比例させて変化させるか、溶接速度 Vを一定にし、ワイヤー送給量Wをオシレート幅 1に比例させて変化させればよいことがわかる。

したがつて、オシレート幅1からピード高さを 一定に制御する実際の方法としては、まず基準と 15 なるオシレート幅lo、溶接速度Vo、ワイヤー送給 速度W。を設定する。この設定法としては、基準 値を直接設定する方法以外に、上記ピード高さ制 御を行なわずに溶接を行ない、オペレーターが適 当と判断した時点の各値を基準とする方法もあ 20 は約2 #程度である。またビード高さhは、151式 る。ここでは、まず一例としてワイヤー送給速度 を固定し、溶接速度を制御する方法を述べる。前 記laの演算を行なう時点(すなわち、n回のオシ レートが終了した時点)で、下式(8)の演算を行な V'を決定する。

$$V' = \frac{l_0}{l_0} V_0 \qquad \cdots (8)$$

この操作を続けることで、ビード高さを一定に 保つことができる。

次に、溶接速度を固定し、ワイヤー送給速度を 制御する方法を述べる。8式の代わりに9式の演 算をし、次のn回のオシレート動作の間のワイヤ -送給速度をW'を制御する操作を続ければよい。

$$W' = \frac{la}{l_0} W_0 \qquad \qquad \cdots \qquad (9)$$

以上の説明においては、オシレート幅の検知を マイクロプロセツサーを含むデジタル制御系に組 み込み易いように、オシレート駆動モーターに直 つて行なうことができるが、ポテンショメーター やタコジェネレーターの出力の積分値など他の位 置検出手段を用いても同様の制御系が構成でき

ところで、前述の制御を行なう場合に開先ギャ ップが5mx以上あるときは、ピード高さ一定制御 が実現できるが、ギヤツブが狭くなつた場合や、 開先角度θが変動する場合には、161式の近似が成 ·····(6) 5 立しなくなるために、制御の精度が落ち誤差が生 じてくる。これを補正する方法を以下に述べる。

この方法は、(5)式から(6)式への近似を行なわず に制御する方法である。すなわち、オシレート幅 の平均値laをOD式のように補正し、la'を演算し、 ワイヤー送給量Wを一定し、溶接速度Vをオシレ *10* このla´を(8)式、または 9 式のlaの代わりに用い てV'またはW'を決定しピード高さを制御する方 法である。

$$la' = la + \alpha - \frac{h}{\tan \theta} \qquad \cdots 0$$

α:オシレート幅とピード幅の差で第4図 bに示したもの。

CO式において、αは、カツトが出ない適正な溶 接条件で溶接している限りは、一定値を用いるこ とができる。実験によるとαは通常の溶接条件で を解くことで演算できるため、 θ を入力すれば、 W式はβを定数としてW式のように変形できる。

$$la'=la+B$$
 ·····[1]

このようにして求めたla'を前記laの代わりに い次のn回オシレートを行なう間の溶接速度 25 用いることで狭開先の場合においてもピード高さ 制御を精度よく実現できた。

また、一般に定アーク長制御を行なうサーボ系 は、ワイヤ溶触の不規則性、開先の溶融による崩 壊などの外乱に対して安定性を確保するために、 30 速応性を押さえてある。このため、サーボ系の周 波数応答の許容範囲の制限によりオシレート周波 数(単位時間のオシレート回数)は制限される。 この制限以上の周波数にすると、第5図aに示さ れるように電極先端の軌跡が上方に上がり、オシ 35 レート幅しが本来の開先によるオシレート幅しよ り増大し、制御が不能によるだけでなく、開先両 端でカットを生じた溶接欠陥を生じる。このよう に、開先が狭くなつた場合においても安定な制御 をする方法を以下に述べる。すなわち、前記la、 結された光学式パルスジエネレーターの出力によ 40 もしくはla'から速度をアーク長制御を行なうサ ーポ系の周波数応答を越えない適正な値に自動的 にオシレート速度を設定する方法であ。この値 は、サーポ系の性能により異なるが、その一例を 掲げると表1のようになる。

オシレート幅	オシレート速度
3(mm)	60(cpm)
4	75
5 _	90
6	100

前記説明においてlaの求め方として、n回の平 の最初のm回、ないしは偶数、奇数回のみの平均 を求める方法も考えられる。また、被溶接物の開 先が直線である場合には、往路もしくは復路のい ずれか一方のオシレート幅で制御をすることも考

上述の制御法は、MIG, MAG, TIG, CO2の いずれの溶接法においても適応できるが、ここで は、TIG溶接における一実施例を説明する。

第1図は、本発明の一実施例の機構の全体のブ ロック図である。図において、Aは被溶接材で開 20 回転して溶接トーチ2をZ軸方向に動かすことに 先Kに沿つて溶接される。1は、被溶接材Aとの 間でアークを発生する非消耗電極、2は溶接トー チ、3は定アーク長制御を行なうために溶接トー チ2を上下方向(図のZ軸方向)に駆動させるた めのボールネジ、ラツクビニオンなどの機械的伝 25 プロセツサ30に出力する。アツブダウンカウン 達装置、4は2軸用モーター、5はモーター4の 軸に直結された光学式パルスジェネレーターであ り、パルスジエネレーター5の出力をモータード ライバー6にフイードバツクし、溶接トーチ2の 乙軸方向の位置の制御を行なう。 7 は溶接トーチ 30 などを含み、オシレート動作停止位置 P_{ir} , P_{il} , 2のオシレート動作を行なうために図中Y軸方向 の駆動を行なう機械的伝達装置、8はオシレート 用のモーター、9は光学式エンコーダでモーター 8の回転量に応じた数のパルスを発生する。10 はドライバーである。11は溶接トーチ2を溶接 35 指令を出力する。 線に沿う方向又に移動させる移動機構であり、こ の移動機構11はモーター13を備えており、モ ーター13の回転がギヤ等を含む機械的伝達手段 12に伝えられ、移動機構11はレール11aに 沿つて図上X方向に移動するようになつている。 40 数を比例させたパルス列を発生する。これによ 14はモーター13の回転に応じて信号を出力す るパルスジエネレーター、15はモーター13を ー 駆動するドライバーである。

以上3~15の装置をもつて溶接トーチ2をX,

Y,乙の直交3軸方向に駆動させる。また、16 はワイヤー送給チツブ、17はフィラワイヤーで あり、このフィラワイヤー17は機械的送給装置 18により非消耗電極1と開先K間のアーク中に 5 送給され、ピードを形成する。19はワイヤー送 給モーター、20はタコジーネレーターでワイヤー ーモーター送給ドライバー21にその出力をフィ

ードパツクしワイヤー送給速度を制御する。

次に、本発明のモーター駆動を行なう部分の電 均を求める方法のみを記したが、当然 n回のうち 10 気系のブロック構成図を第2 図に示す。ここで第 1図と番号の同じ物は同じ装置である。第2図に おいて、まず、定アーク長制御を行なう部分から 説明すると、22は溶接電源である。23は溶接 トーチ2と被溶接材A間の電圧を検出する電圧検 15 出器、24は基準アーク電圧設定器、25は差動 増幅器、26はPID補償を行なう制御要素、27 は制御要素26の速度指令アナログ出力電圧に比 例した周波数のパルス列を出力するV/F変換器 で、その出力でドライバー6によりモーター4を より定アーク長制御を行なう。また29は2軸方。 向のアップダウンカウンターでパルスジェネレー ター5から出力されるパルス列をカウントするこ とで溶接トーチ2の2軸方向の位置を、マイクロ ター29の出力はマイクロプロセッサ30の中 で、オシレート反転位置を検出するのに用いられ

> マイクロプロセツサ30は、CPU、メモリー …Pnr. Pns等の位置データやそれらの成分のY 軸上の値等の本発明の実行に必要な値の記憶およ び(1)~CD式等の演算を行ない、X~Z軸のモータ ーとワイヤー送給モーターを駆動するための速度

X軸駆動系について説明すると、32は指令バ ルス発生器であり、マイクロプロセツサー30か ら出力されるデジタル量の速度指令と移動距離指 令に、それぞれ、パル変スの周波数、パルスの絵 り、モーター13をドライバー15で駆動して恣 接トーチ2をX軸方向に動かす。

Y軸駆動系について説明すると、34は32と 同様な指令パルス発生器でドライバー10を介し

てモーター B を駆動して溶接トーチ2をY軸方向 に駆動させオシレート動作を行なう。また、33 は29と同様なアップダウンカウンターであり、 溶接トーチ2のY軸方向の移動に応じてカウント 内容を増減する。このアップダウンカウンター3 5 発明の効果 3の内容から、前記Pir, Pis, ..., Pnr, Pns, P(n+1)rの値をマイクロプロセツサー30が 読みとる。

最後に、ワイヤー送給系について説明すると、 るデジタル量のワイヤー送給速度指令出力をアナ ログ量に変換するD/A変換器で、この出力によ り19~21の装置を用いてフィラワイヤー17 の送給を行なう。

上述の実施例においては、オシレートの幅の検 15 図面の簡単な説明 知のみでピード高さの制御を行なうようにしたも のであり、オシレート幅の検出手段としてオシレ ート量で作動するパルス発生器からのパルスを数 えるアップダウンカウンターの出力で所要のデー 必要であつた複雑なアナログ系とそのアナログ量 をデジタル量に変換する装置を必要としない。こ のため、簡単かつ安価な装置構成でピード高さ制 御を行なうことができる。

また、オシレート量としてn回の平均をとるこ 25 17…フィラワイヤ。

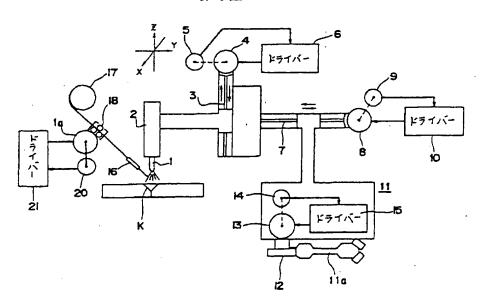
とにより、開先の小凹凸に影響されず、かつ基準 を前回に求めず一定とすることで、誤差が蓄積さ れることなく最大溶接線においても安定なピード 髙さ制御ができる。

以上詳述したように、この発明は溶接トーチの オシレート幅の検知のみでピード高さを制御する ようにしたから開先内の部分的な凹凸に関係なく ピード高さを制御でき、制御が容易になり、さら 35は、マイクロプロセッサー30から出力され 10 にトーチの描く断面積を出すために、トーチの上 下方向の位置偏差量を連続的に積分することも不 要になり、検出部を複雑かつ高価なアナログ系で 構成することも不要となり、装置が簡単化でき る。

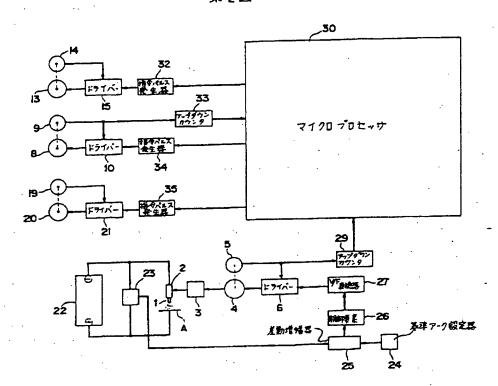
第1図はこの発明の一実施例に用いられる容接 装置のブロック図、第2図は第1図の装置に用い られる電気回路の回路図、第3図はオシレートの 一状態を示すグラフ、第4図a, bと第5図a, タをマイクロプロセツサにとり込めるため、従来 20 bはそれぞれ開先部分の断面図、第6図はオシレ ートの一状態を示すグラフ、第7図と第8図は第 6図のオシレートにおける溶接トーチが描く断面 積を示す断面図である。

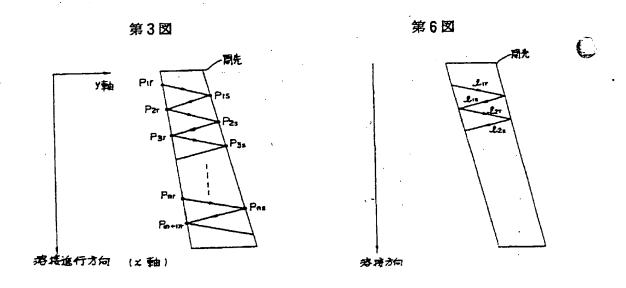
K…開先、1…非消耗電極、2…溶接トーチ、

第1図

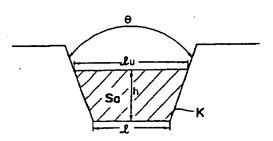


第2図

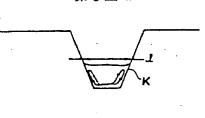




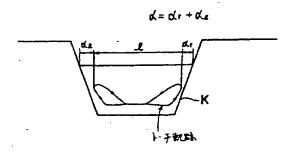
第4図 a



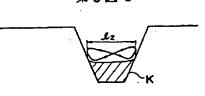
第5図 a



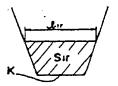
第4図 b



第5図 b



第7図



第8図

